

## 本课程学时分配

理论课 80 学时，进行 2 次阶段考试；实验课程单独开设、共 24 学时，单独实验考核。

序号	课程内容	学时数	备注
一	理论部分		
1	数字逻辑概论	8	
2	逻辑代数	8	
3	逻辑门电路	8	
4	组合逻辑电路	12	
5	集成触发器	14	
6	时序逻辑电路	14	
7	脉冲波形的产生与变换	8	
8	数模与模数转换器	8	
	总计	80	
二	实验部分		
1	门电路的测试	3	
2	组合逻辑电路的测试	5	
3	时序逻辑电路的测试	5	
4	脉冲波形的产生	3	
5	计数器	4	
6	译码/驱动显示电路	4	
	总计	24	

## 考核方法

### 1、理论课程

考试

### 2、实验课程

检查内容	检查结果(是否)
1. 电路原理阐述是否正确	

电路分析设计	2. 电路各元件的功能是否正确	
	3. 元器件之间采用的连线方式是否正确	
	4. 参数计算是否正确	
	5. 元器件选择是否正确	
	6. 电路连接制作	
	7. 电路正确，符合电子作业规范	
	安全操作	1. 遵守劳动纪律，操作台位保持整洁干净
2. 工作认真细致，培养一丝不苟的敬业精神		
3. 遵守本专业操作流程，符合安全生产要求		
工作过程		
任务组长签名：	检查人签名：	教师签名：